

明細書

算術符号の復号器または符号化器と逆2値化変換器または2値化変換器との間に中間バッファが挿入された復号装置または符号化装置

技術分野

[0001] 本発明は、算術符号の復号および符号化に関する。特に、多値シンボルを2値化した2値シンボル列の算術符号の復号および符号化の実装に関する。

背景技術

[0002] 2値化算術符号化は圧縮符号化技術の1つである。2値化算術符号化では、1つの多値シンボルを2値化して2値シンボル列を生成し、この2値シンボル列を算術符号化することで、最終的な2値化算術符号を得る。算術符号はハフマン符号などと比較すると処理コストが高く、これまでファイル圧縮や静止画圧縮などの実時間性が要求されないアプリケーションで利用されてきたにすぎない。ところが近年のLSIの高速化にともない、映像の符号化にも採用されるようになってきた。その1つに、International Telecommunication Union Telecommunication Standardization Sector (ITU-T) が制定している新しいビデオコーデックの国際標準規格H. 264のMain Profileがある。

[0003] H. 264では2値化算術符号をContext-based Adaptive Binary Arithmetic Coding (CABAC: キャバック)と呼んでいる。CABACの詳細については、IEEE学会のInternational Conference on Image Processing (ICIP)において、D. Marpeらが、2002年会合で「Context-based adaptive binary arithmetic coding in JVT/H. 26L」という題で報告しており (2002 IEEE International Conference on Image Processing, ISBN:0-7803-7623-4 IEEE Catalog No. :02CH37396, pages 2-513-2-536)、2001年会合で「Video compression using context-based adaptive arithmetic coding」という題で報告している (2001 IEEE International Conference on Image Processing, ISBN:0-7803-6725-1, pages 558-561)。

[0004] CABACでは、まず符号化すべき多値シンボルを2値シンボル (Bin) の列に2値化

変換(Binarization)し、各BinをBinごとに定められたコンテクスト(Context)に対する確率推定値にしたがって2値算術符号化する。2値化変換は数値を数式で規定されたフォーマットに合わせて多値をビットパターンに変換するが、これは簡易な可変長符号化(VLC)と考えることができる。コンテクストの選択では、もともとの多値シンボルが何を表しているか、周辺ブロックのパラメータ、2値シンボル列の何番目か、という状況が用いられる。逆に復号では、現在復号しようとしている2値シンボルのコンテクストから確率推定値を求め、算術符号の復号を行う。2値シンボルが復元されれば、確率推定値の更新を行うとともに、次に復号すべき2値シンボルのコンテクストを選択する。

- [0005] 理想的な算術符号化はデータをエントロピーの限界まで圧縮できるので、理論的には1ビットで無限のBinを表すことができる。ただしこのままでは実装が困難なので、CABACでは簡略化した算術符号化を採用するとともに、1ビット当たりの平均Bin数に上限を設けている。簡略化では乗算をテーブル引きで代用しており、1つのBinのコードに必要な演算を、テーブル引き、比較、減算に抑えている。
- [0006] H. 264 CABACのような2値化算術符号化では、算術符号の復号および符号化の処理コストが高い。
- [0007] 図1にH. 264復号器の全体構成を示す。
- [0008] H. 264復号器はストリームを受信してとどめておくCPBバッファ41と、各フレームをフレーム間隔ごとに復号する瞬時復号器42から構成される。瞬時復号器42は、CABAC復号器43とブロック復号器44から構成される。ブロック復号器44は、逆量子化、逆離散整数変換、動き補償予測、ループ内フィルタ処理などを行っており、画素数に比例した処理コストとなっている。
- [0009] これに対してCABAC復号器43の処理コストはBin数に比例する。
- [0010] 図2にCABAC復号器の詳細を示す。
- [0011] CABAC復号器51は2値算術符号復号器54、逆2値化変換器55、コンテクストごとの確率推定値を保存するメモリ52と、これらを制御する制御器53から構成される。処理の単位はBinの復号であり、制御器53はBinを復号するたびに、確率推定値を更新するとともに、H. 264規格の文法にしたがって内部のステートを遷移させる。こ

これらの処理は複数のBinをまとめて行うことができないため、Bin数が処理コストを決定する。

[0012] ここで具体的にどれだけの処理コストになるのかを算出してみる。各フレームの圧縮率はフレームの符号化タイプ(フレーム内もしくはフレーム間)や予測の的中度合い、画質によって異なるため、各フレームのビット数はフレームごとに変動する。つまり、CABAC復号器の処理コストはフレームごとに変動する。規格では1フレームの最大ビット数は $2048 \times \text{Max MBPS} \times \text{Delta Time} \times \text{Chroma Format Factor} / \text{MinCR}$ で与えられており、フレーム期間平均の最大ビットレートに換算すると $2048 \times \text{Max MBPS} \times \text{Chroma Format Factor} / \text{MinCR}$ となる。ここでMax MBPSは1秒当たりの最大マクロブロック数、Delta Timeはフレーム時間間隔、Chroma Format Factorは輝度信号に対して色信号を加えた場合のサンプル数の比率、MinCRは最低圧縮率である。

[0013] Annex A記載のLevel 4. 1ではMax MBPS=245760、Chroma Format Factor=1. 5、MinCR=2なので、最大ビットレートは377Mbpsとなる。Bin対ビットの圧縮率は1. 33以下となるように規定されているので、最大Binレートに換算すると503Mbin/secとなる。最大ビットレートをフレーム期間平均で求めているので、ここでの最大Binレートはフレーム期間平均で処理すべきBinの数をフレーム期間で除した値となっている。復号器の性能がこの最大Binレートを達成できていないと、フレームを表示すべき時刻までに復号処理が終わらず、フレームの欠落といった大きな画質劣化を引き起こす。

[0014] 以上は復号器の実装について説明したが、逆の動作を行う符号化器も同様になる。

[0015] 図3にH. 264符号化器の構成を示す。

[0016] ブロック符号化器63は入力された画素レートで、動き補償予測、離散整数変換、量子化、逆量子化、逆離散整数変換、ループ内フィルタ処理などを行う。その後、ブロック情報は2値化変換器64でBin列に変換される。Bin列は算術符号化器65で符号ビット列に変換され、出力バッファ66に送られる。出力バッファ66の蓄積量はブロック符号化器63にフィードバックされ、ブロック符号化器63内部の符号量制御に用いら

れる。

[0017] 2値化ではブロック情報の1つの要素、たとえば変換係数が複数のBinに変換される。そのため、Bin列の生成速度は瞬間的には画素レートの10倍以上になる。それ以後のBin列を扱う制御器62やメモリ61、算術符号化器65はその速度で動く必要がある。フレーム期間での処理を考えると、H. 264符号化器の最大BinレートはH. 264復号器の場合と同じく503Mbin/secとなる。

[0018] 従来の技術では、高いビットレートでの実時間処理が依然として困難である。たとえば、H. 264規格書の記載の通りに復号処理を行おうとすると、処理すべきBinレートは非現実的な値となる。H. 264 Level 4. 1の規定を満たす最大Binレートは503 Mbin/secであり、1つのBinを2サイクルで処理できたとしても、1GHz以上の周波数でCABAC復号器や算術符号化器を動作させなければならない。この値は現状のLSIで容易に、もしくは安価に実現可能な速度の数倍となってしまっている。

発明の開示

[0019] 本発明の目的は、従来技術と比較して、低い最大Binレートで実時間での2値化算術符号の復号を行う復号器、および符号化を行う符号化器を提供することにある。

[0020] 上記目的を達成するために、本発明の復号器は、2値算術符号の入力に応じて、2値算術符号を復号し、2値シンボルを得る算術符号復号手段と、復号された2値シンボルを蓄積するバッファと、バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出し、多値シンボルに変換して出力する逆2値化変換手段を有することを特徴とする。

[0021] この構成において、算術符号復号手段と逆2値化変換手段は別々に動作しており、通常異なる速度で処理を進める。

[0022] 上記目的を達成するために、本発明の符号化器は、多値シンボルの入力に応じて、多値シンボルを2値シンボルに変換する2値化変換手段と、2値シンボルを蓄積するバッファと、バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出して2値算術符号を生成する算術符号化手段を有することを特徴とする。

[0023] この構成において、算術符号化手段と2値化変換手段は別々に動作しており、通常異なる速度で処理を進める。算術符号化手段が達成すべき処理性能は出力符号

レートの最大値で規定できる。一方、2値化変換手段では多値シンボルの単位で処理が可能なため、これが達成すべき処理性能は入力多値シンボルレートの最大値で規定できる。

[0024] 本発明によれば、2値化算術符号の復号器および符号化器が達成すべき2値シンボル処理レートの最大値を大幅に下げることができる。本発明の算術符号復号手段が達成すべき処理性能は入力符号レートの最大値で規定でき、同様に本発明の算術符号の符号化手段が達成すべき処理性能は出力符号レートの最大値で規定できる。

[0025] たとえば、H. 264のLevel 4. 1に適用する場合、Max Video Bitrateが50Mbpsなので、最大Binレートは66. 7Mbps/secとなる。この値は従来の技術の場合の7分の1以下となっており、実装が大幅に容易になることが分かる。

[0026] 従来技術ではCPBバッファにストリームをためていたが本発明では不要となる。その代わりにCPBバッファよりも若干大きなメモリ手段を必要としている。H. 264の場合には算術符号の圧縮率が1. 33以下となるように制限されているので、メモリ手段はCPBバッファの1. 33倍の大きさがあればよい。

[0027] 本発明の符号化器は2値もしくは多値シンボルのバッファを持っているため、バッファ遅延分だけ遅れるが、ビット数推定手段が生成される実際の符号ビット数を得ることができるので、遅れのない推定値をその代替として提供できる。また、ビデオ符号化器などの符号量制御が必要な場合、遅延された生成ビット数を用いると制御が不安定になるが、本発明ではその推定値が使えるのでバッファ遅延の影響を抑圧できる。

図面の簡単な説明

[0028] [図1]国際標準規格ITU-T H. 264復号器のブロック図である。

[図2]H. 264 CABAC復号器の内部のブロック図である。

[図3]H. 264符号化器のブロック図である。

[図4]本発明の2値化算術符号の復号器を用いた映像復号器のブロック図である。

[図5]本発明の2値化算術符号の符号化器を用いた映像符号化器のブロック図である。

[図6]本発明の2値化算術符号の復号器もしくは符号化器のブロック図である。

[図7]本発明の2値化算術符号の復号処理を示すフローチャートである。

[図8]本発明の復号処理サブルーチンのフローチャートである。

[図9]本発明の2値化算術符号の符号化処理を示すフローチャートである。

[図10]本発明の符号化処理サブルーチンのフローチャートである。

発明を実施するための最良の形態

[0029] 本発明の算術符号の復号器は、2値算術符号の入力に応じて復号して2値シンボルを得る算術符号復号器と、2値シンボルを蓄積する中間バッファと、中間バッファから2値シンボル列を取り出して多値シンボルに変換して出力し、この多値シンボルの出力に応じて中間バッファから2値シンボル列を取り出す逆2値化変換手段を備える。

[0030] また、本発明における算術符号の符号化器は、多値シンボルの入力に応じて多値シンボルを2値シンボルに変換する2値化変換手段と、2値シンボルを蓄積するバッファと、バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出して2値算術符号を生成する算術符号化手段を備える。

[0031] また、本発明における算術符号の復号器は、算術符号の入力に応じて算術符号を復号して多値シンボルを得る算術符号復号手段と、多値シンボルを蓄積するバッファと、バッファから多値シンボルを取り出す際、自身の出力に応じて多値シンボルを取り出して出力シンボルに変換して出力する逆変換手段を備える。

[0032] また、本発明における算術符号の符号化器は、入力シンボルの入力に応じて入力シンボルを多値シンボルに変換する変換手段と、多値シンボルを蓄積するバッファと、バッファから多値シンボルを取り出す際、自身の出力に応じて多値シンボルを取り出して算術符号を生成する算術符号化手段を備える。

[0033] 図4は、本発明の2値化算術符号の復号器を用いた映像復号器のブロック図である。

[0034] 算術符号復号器10は入力されたストリームの算術符号を復号して2値シンボル(B_i)を得て、制御器11、逆2値化変換機12に供給するとともに、中間バッファ14に格納する。復号に必要となるコンテクストの確率推定値は制御器11から供給される。

[0035] 制御器11はストリームの文法にしたがい、現在復号すべき2値シンボルからコンテ

クストを選択し、メモリ13からその確率推定値を取得するとともに、確率推定値を算術符号復号器10に供給する。コンテクストの選択においては、必要であればメモリ13に格納されているブロック情報を用いる。制御器11は算術符号復号器10から2値シンボルを得ると、メモリ13に格納されている確率推定値を更新するとともに、2値シンボル列の構成情報を逆2値化変換器12に供給する。構成情報としては、多値シンボルの示しているパラメータ名、2値シンボル列のフォーマット情報、逆変換を行うタイミングなどがある。

[0036] 逆2値化変換器12は、算術符号復号器10から得られる2値シンボルと制御器11から供給される構成情報から、必要に応じて2値シンボル列を多値シンボルに変換し、その結果として得られるブロック情報をメモリ13に格納する。ストリームに含まれるブロック情報には、量子化された変換係数、量子化パラメータ、有効ブロックパターン、予測モード、動きベクトルなどがあるが、メモリ13に格納すべきブロック情報は制御器11が参照するものである。

[0037] 中間バッファ14は、算術符号復号器10で得られた2値シンボルを格納し、後段の制御器15と逆2値化変換器16に2値シンボルを供給する。また、制御器15に2値シンボルを供給する際、制御器15からの指示に基づいて、2値シンボルを供給する。

[0038] 制御器15はストリームの文法にしたがい、中間バッファ14から2値シンボル列を得て、構成情報を逆2値化変換器16に供給する。

[0039] 逆2値化変換器16は、中間バッファ14から2値シンボル列を得て、制御器15から供給される構成情報から、2値シンボル列を多値シンボルに変換し、その結果として得られるブロック情報をブロック復号器17に供給する。

[0040] ブロック復号器17は、逆2値化変換器16から供給されるブロック情報にもとづき、逆量子化、逆整数変換、動き補償予測、ループ内フィルタの処理を行うことで復号画像を得て、得られた復号画像を出力する。

[0041] 中間バッファ14よりも前段のブロックである算術符号復号器10、制御器11、逆2値化変換器12、メモリ13は、算術符号復号器10に入力されるストリームのビット、バイトまたはバイト列などに合わせて処理を進めていく。これに対して、中間バッファ14よりも後段のブロックである制御器15、逆2値化変換器16、ブロック復号器17は、復号

画像の出力に合わせて処理を進める。このように算術符号復号器10と逆2値化変換器16は別々に動作しており、通常異なる速度で処理を進めている。中間バッファ14は前後の処理速度の違いを吸収する。

[0042] 図5は本発明の2値化算術符号の符号化器を用いた映像符号化器のブロック図である。

[0043] ブロック符号化器20は、ビット数推定器27から与えられる推定生成ビット数を参考にして、入力画像に対して動きベクトル探索、動き補償予測、離散整数変換、量子化、逆量子化、逆離散整数変換、ループ内フィルタの処理を行い、ブロック情報を生成する。ブロック情報はストリーム構成に必要な情報であり、量子化された変換係数、量子化パラメータ、有効ブロックパターン、予測モード、動きベクトルなどが含まれる。

[0044] 得られたブロック情報は2値化変換器21で2値シンボル列に変換され、その結果は中間バッファ22に格納される。

[0045] 中間バッファ22は、2値化変換器21で変換された2値シンボル列を格納し、算術符号化器25からの指示にもとづいて、算術符号化器25に2値シンボルを供給する。また、中間バッファ22は、蓄積量をビット数推定器27に供給する。

[0046] 逆2値化変換器23は、中間バッファ22から得られる2値シンボル列と、制御器24から供給される構成情報から、ブロック情報を復元し、メモリ26に格納する。ここで復元すべきブロック情報は制御器24が参照するものである。

[0047] 制御器24はストリームの文法にしたがい、現在符号化すべき2値シンボルからコンテキストを選択し、メモリ26からその確率推定値を取得するとともに、確率推定値を算術符号化器25に供給する。コンテキストの選択においては、必要であればメモリ26に格納されているブロック情報を用いる。中間バッファ22から2値シンボルを得ると、メモリ26に格納されている確率推定値を更新するとともに、2値シンボル列の構成情報を逆2値化変換器23に供給する。

[0048] 算術符号化器25は、中間バッファ22から得た2値シンボルと、制御器24から得た確率推定値から2値算術符号化を行い、得られたストリームを出力する。また、算術符号化で読み出した2値シンボル数と生成した符号のビット数をビット数推定器27に供給する。

[0049] ビット数推定器27は、算術符号化器25から供給される2値シンボル数と符号ビット数から、2値シンボル数と符号ビット数の関係を推定し、中間バッファ22から供給される蓄積量をビット数に換算して生成ビット数を求め、ブロック符号化器20に供給する。

[0050] 中間バッファ22よりも前段のブロックであるブロック符号化器20、2値化変換器21、ビット数推定器27は、ブロック符号化器20に入力される画像のビット、バイト、バイト列に合わせて処理を進めていく。これに対して、中間バッファ22よりも後段のブロックである逆2値化変換器23、制御器24、算術符号化器25、メモリ26はストリームの出力に合わせて処理を進める。このように2値化変換器21と算術符号化器25は別々に動作しており、通常異なる速度で処理を進めている。中間バッファ22は前後の処理速度の違いを吸収する。

[0051] 図6は本発明の別の実施の形態を示すブロック図である。

[0052] 図6で本発明の2値算術符号の復号器を構成する場合、処理部31は算術符号の復号を行い、処理部32は逆2値化変換を行う。メモリ33は、処理部31と処理部32からアクセス可能であり、処理部31の入力となる符号列、処理部31の出力かつ処理部32の入力となる2値シンボル列、処理部32の出力となる多値シンボル、処理で必要となる確率期待値やブロック情報などを保持する。

[0053] なお、図6は論理的な構成を示すために処理部31と処理部32を分けているが、オペレーティングシステムがマルチプロセス機能を提供している場合や、米Intel製Hyper Threading対応CPUのように単体プロセッサでマルチプロセス処理が可能な場合、物理的には1つとなる。また、メモリ33は物理的に单一メモリである必要はなく、処理部31からしかアクセスしない変数はバス接続でなく処理部31に直結していても構わない。

[0054] 次に図7を参照して、処理部31で算術符号の復号を行う場合の動作を説明する。

[0055] 符号化方式のシンタックスには、符号化モード、動きベクトル、コーデッドフラグ、係数が存在し、これらが2値算術符号化されていることを想定している。ここで、符号化モードからは動きベクトル情報の有無を知ることができ、コーデッドフラグは係数の有無を知ることができる。

[0056] まず、ステップA100において初期化を行う。初期化では、コンテクストごとの確率

推定値を初期値に設定する。ステップA110ではブロックの符号化モードを復号する。ステップA111では動きベクトル情報があるかどうかで分岐する。動きベクトル情報がある場合にはステップA120へ、動きベクトル情報がない場合にはステップA130へ進む。

- [0057] ステップA120では動きベクトル水平値を復号する。ステップA121では動きベクトル垂直値を復号する。ステップA130ではコーデッドフラグを復号する。ステップA131では係数があるかないかで分岐する。係数がある場合にはステップA140へ、係数がない場合にはステップA150へ進む。
- [0058] ステップA140では係数を復号する。ステップA141では係数が終了かどうかで分岐する。終了の場合にはステップA150へ、係数が続いている場合にはステップA140へ進む。
- [0059] ステップA150は符号列の終了かどうかで分岐する。終了でなければステップA110へ進む。
- [0060] これらのステップで行われる復号では、多値シンボルを復号するサブルーチンを呼び出している。このサブルーチンは図8の動作を行う。
- [0061] 図8を参照して、サブルーチンを説明する。
- [0062] まずステップA10ではシンボル列バッファを空にする。ステップA11では現在のシタックスに適合するコンテクストを選択する。必要であれば周辺ブロックの情報を用いる。ステップA12では現在のコンテクストの確率推定値を取得する。ステップA13では算術符号の復号を行う。符号の入力を待ち、入力されれば符号語の現在値と確率推定値を比較して、大小関係から2値シンボルを得る。2値シンボルの0と1に対して対称の動作をするのであれば、確率推定値をMPSの値とMPSの確率推定値とで表現(対称表現)することもできる。ここで、MPSとは発生確率の推定値の高いシンボルであり、MPSの確率推定値は0.5から1の値を取る。ステップA14では得られた2値シンボルをシンボル列バッファに蓄えるとともに、メモリへ出力する。ステップA15では2値シンボルの値に応じて確率推定値を更新する。確率推定値が対称表現の場合、MPSの確率推定値が0.5未満となれば、MPSを反転する。ステップA16では、シンボル列バッファ内の2値シンボル列が、完結した2値シンボル列を構成してい

るかどうかで分岐する。完結した2値シンボル列を構成していればステップA17へ進み、そうでなければステップA11に戻って算術符号の復号を続ける。

- [0063] ステップA17では必要に応じて逆2値化変換を行う。必要となる条件としては、シンタックスに関わる要素やコンテクスト選択で参照される可能性がある要素がある。
- [0064] 次に処理部32で逆2値化変換を行う場合の動作を説明する。全体の処理の流れは処理部31と同様に図7のフローで動作する。ただし、呼び出される復号サブルーチンが処理部31とは異なる。処理部32で用いる復号サブルーチンは逆2値変換であり、2値シンボル列から多値シンボルを復号するものとなる。処理部32は算術符号に関係ないので、ステップA100で確率推定値を初期値に設定する必要はない。
- [0065] 図6で本発明の2値算術符号の符号化器を構成する場合、処理部31は2値化変換を行い、処理部32は算術符号化を行う。メモリ33は、処理部31と処理部32からアクセス可能であり、処理部31の入力となる多値シンボル、処理部31の出力かつ処理部32の入力となる2値シンボル列、処理部32の出力となる符号列、処理で必要となる確率期待値やブロック情報などを保持する。
- [0066] 次に図9を参照して、処理部31で2値化変換を行う場合の動作を説明する。
- [0067] まず、ステップA200において初期化を行う。ステップA210ではブロックの符号化モードを符号化処理する。ステップA211では動きベクトル情報があるかどうかで分岐する。ある場合にはステップA220へ、ない場合にはステップA230へ進む。
- [0068] ステップA220では動きベクトル水平値を符号化処理する。ステップA221では動きベクトル垂直値を符号化処理する。ステップA230ではコーデッドフラグを符号化処理する。ステップA231では係数があるかないかで分岐する。係数がある場合にはステップA240へ、係数がない場合にはステップA250へ進む。
- [0069] ステップA240では係数を符号化処理する。ステップA241では係数終了かどうかで分岐する。終了の場合にはステップA250へ、係数が続いている場合にはステップA240へ進む。
- [0070] ステップA250は符号化の終了かどうかで分岐する。符号化の終了でなければステップA210へ進む。これらのステップで行われる符号化処理は2値化変換であり、多値シンボルを2値シンボル列に変換し、出力する出力サブルーチンを呼び出してい

る。出力サブルーチンでは、出力した2値シンボル数をカウントし、外部からの参照可能にしておく。

- [0071] 次に処理部32で算術符号化を行う場合の動作を説明する。全体の処理の流れは処理部31と同様に図9のフローで動作する。ただし、ステップA200の初期化と呼び出される符号化処理サブルーチンが処理部31とは異なる。処理部32で用いる符号化処理サブルーチンでは、逆2値変換により2値シンボル列から多値シンボルを復号するとともに、2値シンボル列の算術符号化を行う。算術符号化を行うにあたり、ステップA200の初期化では確率期待値を初期値に設定しておく。
- [0072] 図10を参照して、処理部32の符号化処理サブルーチンの動作を説明する。
- [0073] まずステップA20において、逆2値化変換を行い、多値シンボルを出力するとともに、対応する2値シンボル列をシンボル列バッファに格納する。ステップA21では現在のコンテクストの確率推定値を取得する。
- [0074] ステップA23では、シンボル列バッファの先頭から2値シンボルを1つ取り出し、算術符号化を行って出力する。算術符号化の回数と生成したビット数とをカウントし、外部からの参照可能にしておく。
- [0075] ステップA24では2値シンボルの値に応じて確率推定値を更新する。確率推定値が対称表現の場合、MPSの確率推定値が0.5未満となれば、MPSを反転する。ステップA25では、シンボル列バッファが空か否かで分岐する。シンボル列バッファが空であれば終了し、そうでなければステップA21に戻って算術符号化を続ける。
- [0076] 処理部31では出力した2値シンボル数が、処理部32では算術符号化の回数と生成したビット数が分かる。メモリ上に蓄積されている2値シンボル数は、出力した2値シンボル数から算術符号化の回数を減じることで求まる。また、2値シンボル数と符号ビット数の関係は、算術符号化の回数と生成したビット数から求めることができる。これらの値から推定生成ビット数を算出することができる。推定生成ビット数は、処理部31の出力サブルーチン内で算出して外部から参照可能にしておいてもよいし、外部で元となる値から算出してもよい。
- [0077] 次に、上述した2値算術符号の復号を行う復号器および符号化器をコンピュータシステムにより実行する例を説明する。

[0078] コンピュータシステムには、CPUが装備されており、CPUにはバッファおよびメモリが接続されている。

[0079] メモリには、本発明における復号処理および符号化処理を実行するためのプログラムが格納されている。このプログラムをCPUで実行することにより、本発明における復号処理および符号化処理が実行される。

[0080] なお、上述した実施の形態では2値算術符号を扱う場合について説明したが、本発明は2値算術符号への適用に限られるものではない。4値の算術符号を用いる場合には、図および説明の2値を4値に読み替えるだけで、本発明の4値算術符号の復号器や符号化器を構成できる。また、2値と3値との算術符号が混在するような場合でも、コンテキストに合わせて2値算術符号の処理と3値算術符号の処理を切り替えるように構成すればよい。

[0081] 以上、映像復号器と映像符号化器を例にして、本発明の実施の形態を説明したが、本発明はこれらの適用に限られるものではない。ブロック復号器17を音声フレーム復号器、ブロック符号化器20を音声フレーム符号化器に置き換えれば、容易に音声復号器、音声符号化器への適用が可能である。他のメディアやデータの符号化器や復号器でも、2値化算術符号を用いるものであれば、映像や音声の場合と同様に、本発明の2値化算術符号の符号化器と復号器を適用できる。

請求の範囲

[1] 2値算術符号の入力に応じて、2値算術符号を復号し、2値シンボルを得る算術符号復号手段と、
前記復号された2値シンボルを蓄積するバッファと、
前記バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出し、多値シンボルに変換して出力する逆2値化変換手段を有する2値化算術符号の復号器。

[2] 多値シンボルの入力に応じて、多値シンボルを2値シンボルに変換する2値化変換手段と、
前記2値シンボルを蓄積するバッファと、
前記バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出して2値算術符号を生成する算術符号化手段を有する2値化算術符号の符号化器。

[3] 算術符号の入力に応じて、算術符号を復号して多値シンボルを得る算術符号復号手段と、
前記多値シンボルを蓄積するバッファと、
前記バッファから多値シンボルを取り出す際、自身の出力に応じて多値シンボルを取り出して出力シンボルに変換して出力する逆変換手段を有する算術符号の復号器。

[4] 入力シンボルの入力に応じて、入力シンボルを多値シンボルに変換する変換手段と、
前記多値シンボルを蓄積するバッファと、
前記バッファから多値シンボルを取り出す際、自身の出力に応じて多値シンボルを取り出して算術符号を生成する算術符号化手段を有する算術符号の符号化器。

[5] 前記算術符号化手段が取り出した2値シンボル数と生成した符号のビット数から2値シンボル数と符号ビット数の関係を推定し、前記バッファの蓄積量から算術符号化後に生成される符号ビット数を推定するビット数推定手段をさらに有する、請求項2に記載の2値化算術符号の符号化器。

[6] 前記算術符号化手段が取り出した多値シンボル数と生成した符号のビット数から多値シンボル数と符号ビット数の関係を推定し、前記バッファの蓄積量から算術符号化後に生成される符号ビット数を推定するビット数推定手段をさらに有する、請求項4に記載の算術符号の符号化器。

[7] 復号された2値シンボルを蓄積するバッファを有する復号器における復号方法であって、
2値算術符号の入力に応じて、2値算術符号を復号し、2値シンボルを得る算術符号復号ステップと、
前記バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出し、多値シンボルに変換して出力する逆2値化変換ステップを有する2値化算術符号の復号方法。

[8] 変換された2値シンボルを蓄積するバッファを有する符号化器における符号化方法であって、
多値シンボルの入力に応じて、多値シンボルを2値シンボルに変換する2値化変換ステップと、
前記バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出して2値算術符号を生成する算術符号化ステップを有する2値化算術符号の符号化方法。

[9] 復号された多値シンボルを蓄積するバッファを有する復号器における複合方法であって、
算術符号の入力に応じて、算術符号を復号して多値シンボルを得る算術符号復号ステップと、
前記バッファから多値シンボルを取り出す際、自身の出力に応じて多値シンボルを取り出して出力シンボルに変換して出力する逆変換ステップを有する算術符号の復号方法。

[10] 変換された多値シンボルを蓄積するバッファを有する符号化器における符号化方法であって、
入力シンボルの入力に応じて、入力シンボルを多値シンボルに変換する変換ステッ

と、

前記バッファから多値シンボルを取り出す際、自身の出力に応じて多値シンボルを取り出して算術符号を生成する算術符号化ステップを有する算術符号の符号化方法。

[11] 取り出した2値シンボル数と生成した符号のビット数から2値シンボル数と符号ビット数の関係を推定し、前記バッファの蓄積量から算術符号化後に生成される符号ビット数を推定するビット数推定ステップをさらに有する、請求項8に記載の2値化算術符号の符号化方法。

[12] 取り出した多値シンボル数と生成した符号のビット数から多値シンボル数と符号ビット数の関係を推定し、前記バッファの蓄積量から算術符号化後に生成される符号ビット数を推定するビット数推定ステップをさらに有する、請求項10に記載の算術符号の符号化方法。

[13] 復号された2値シンボルを蓄積するバッファを有するコンピュータのプログラムであつて、

前記コンピュータを、

2値算術符号の入力に応じて復号して2値シンボルを得る算術符号復号手段と、前記バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出し、多値シンボルに変換して出力する逆2値化変換手段として機能させるプログラム。

[14] 變換された2値シンボル列を蓄積するバッファを有するコンピュータのプログラムであつて、

前記コンピュータを、

多値シンボルの入力に応じて2値シンボル列に変換する2値化変換手段と、前記バッファから2値シンボルを取り出す際、自身の出力に応じて2値シンボルを取り出し、2値算術符号を生成する算術符号化手段として機能させるプログラム。

[15] 復号された多値シンボルを蓄積するバッファを有するコンピュータのプログラムであつて、

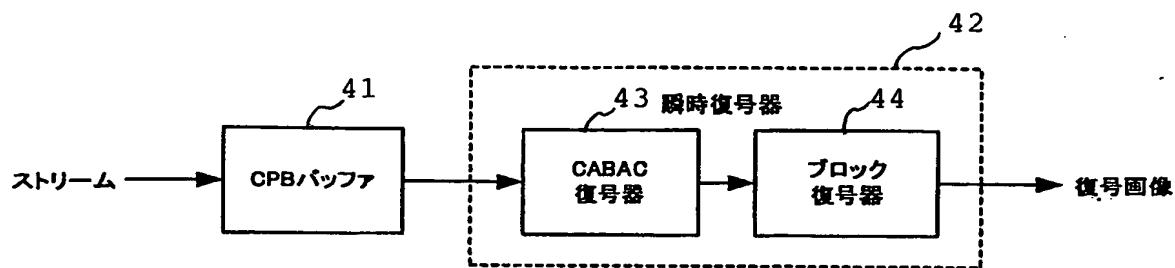
前記コンピュータを、

算術符号の入力に応じて復号し、多値シンボルを得る算術符号復号手段と、
前記バッファから多値シンボルを取り出す際、自身の出力に応じて多値シンボルを
取り出し、出力シンボルに変換して出力する逆変換手段として機能させるプログラム

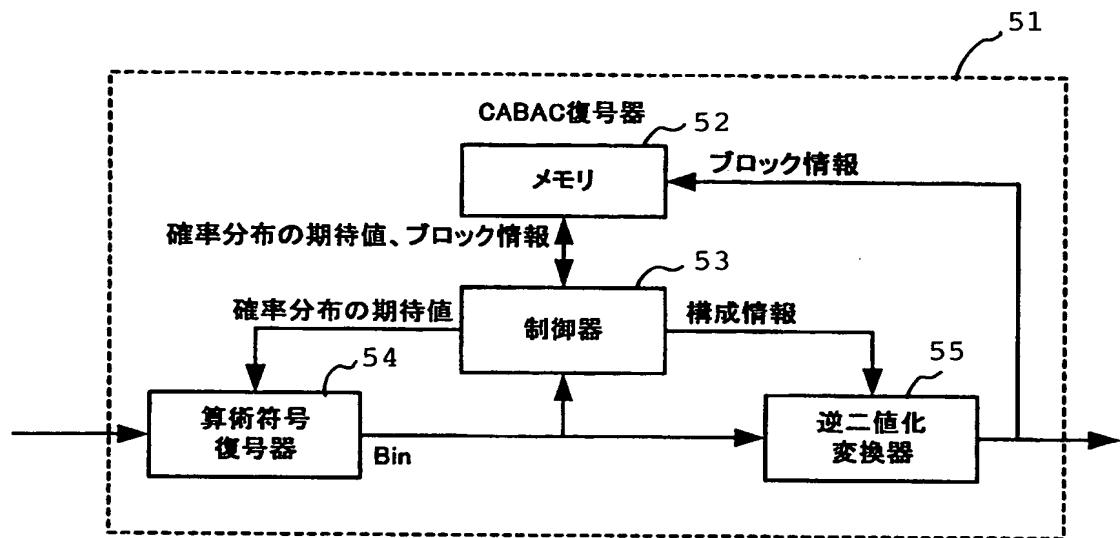
。

- [16] 変換された多値シンボル列を蓄積するバッファ有するコンピュータのプログラムであ
つて、
前記コンピュータを、
入力シンボルの入力に応じて多値シンボル列に変換する変換手段と、
前記バッファから多値シンボル列を取り出す際、自身の出力に応じて多値シンボル
を取り出し、算術符号を生成する算術符号化手段として機能させるプログラム。
- [17] 前記コンピュータを、前記算術符号化手段が取り出した2値シンボル数と生成した
符号のビット数から2値シンボル数と符号ビット数の関係を推定し、前記バッファの蓄
積量から算術符号化後に生成される符号ビット数を推定するビット数推定手段として
さらに機能させる、請求項14に記載のプログラム。
- [18] 前記コンピュータを、前記算術符号化手段が取り出した多値シンボル数と生成した
符号のビット数から多値シンボル数と符号ビット数の関係を推定し、前記バッファの蓄
積量から算術符号化後に生成される符号ビット数を推定するビット数推定手段として
さらに機能させる、請求項16に記載のプログラム。

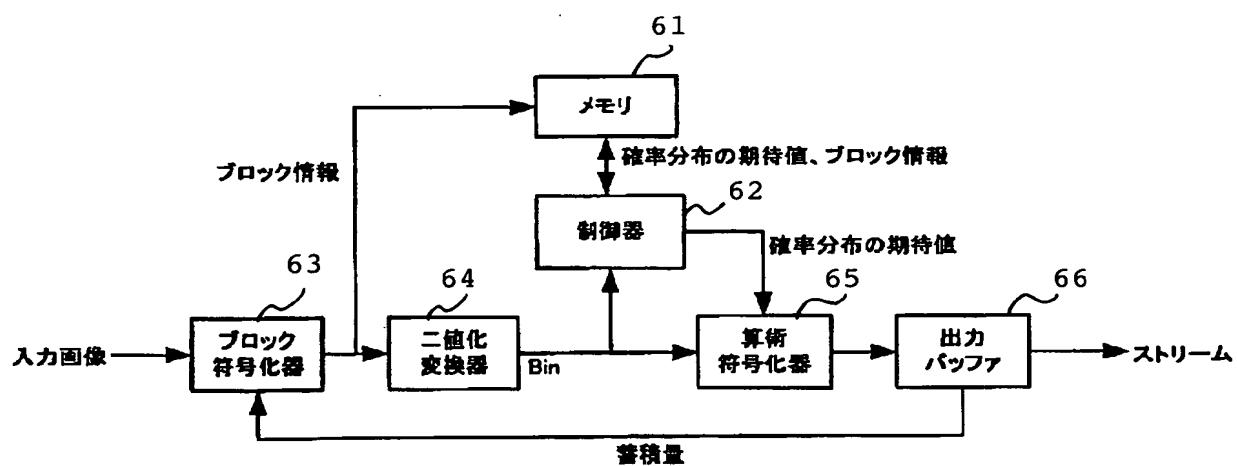
[図1]



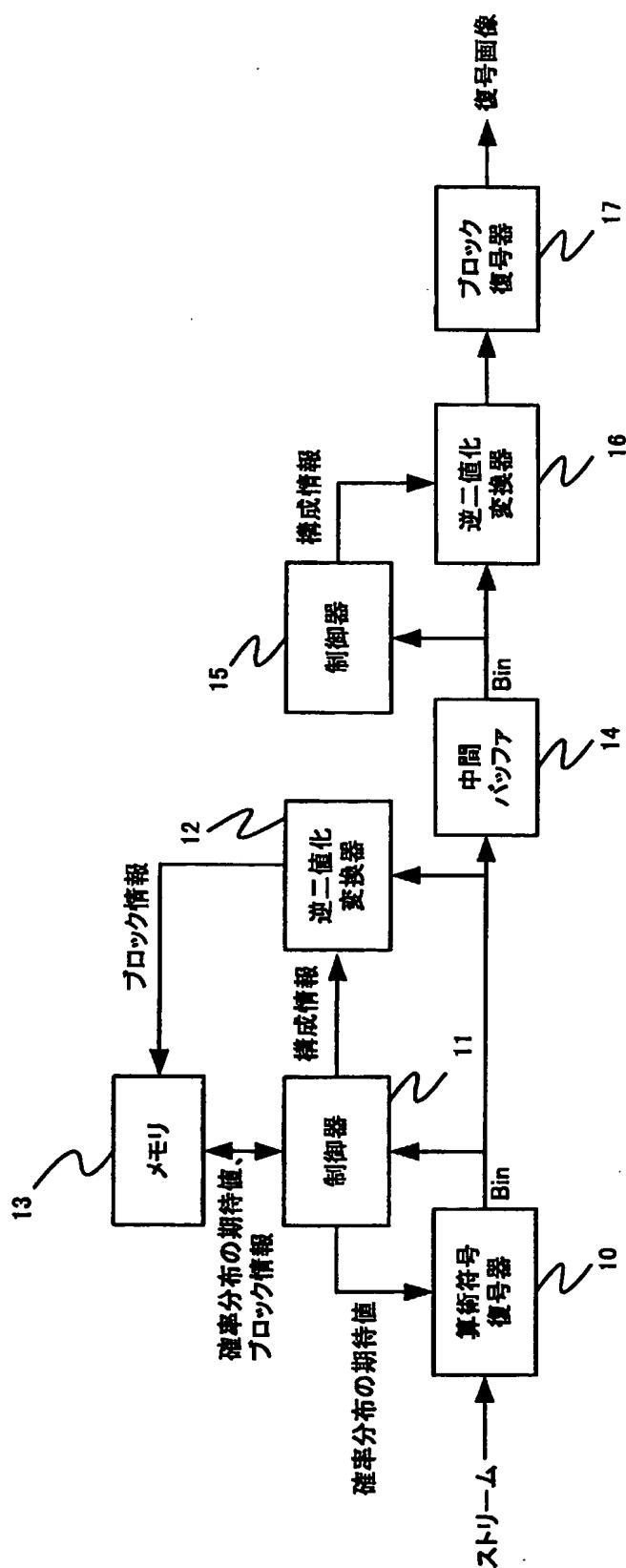
[図2]



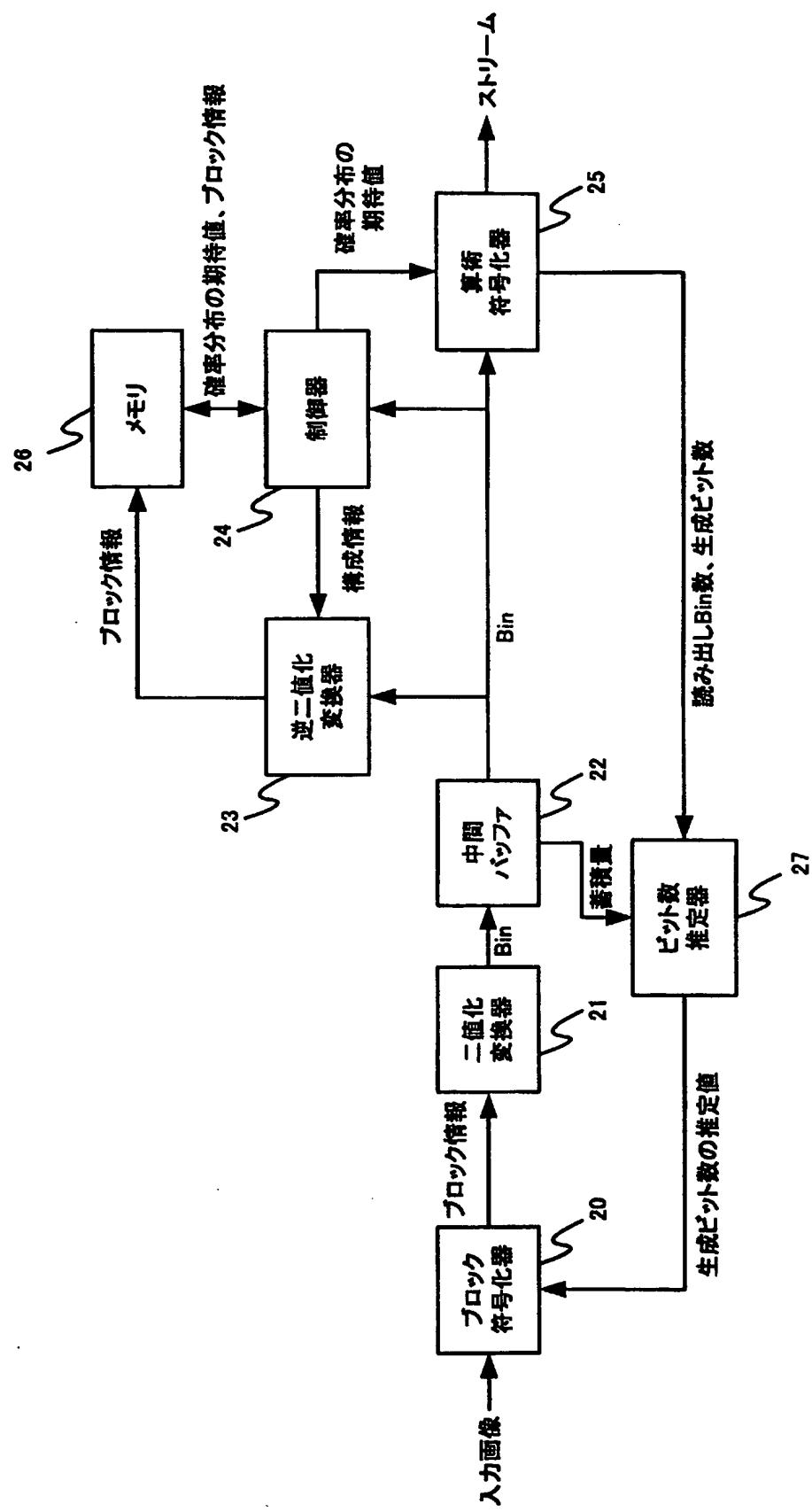
[図3]



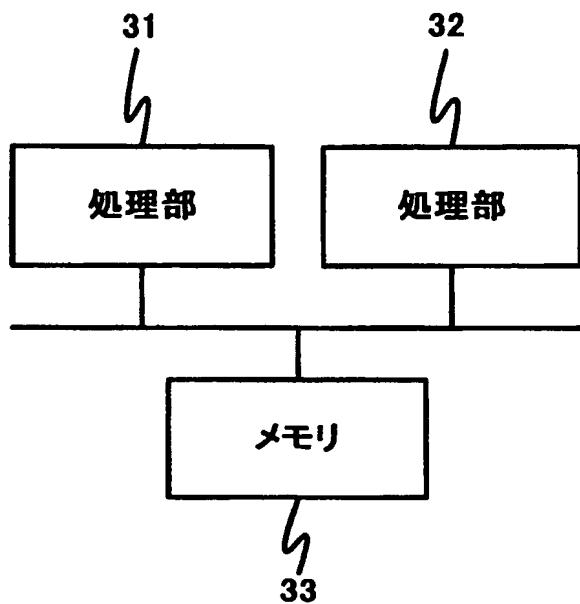
[図4]



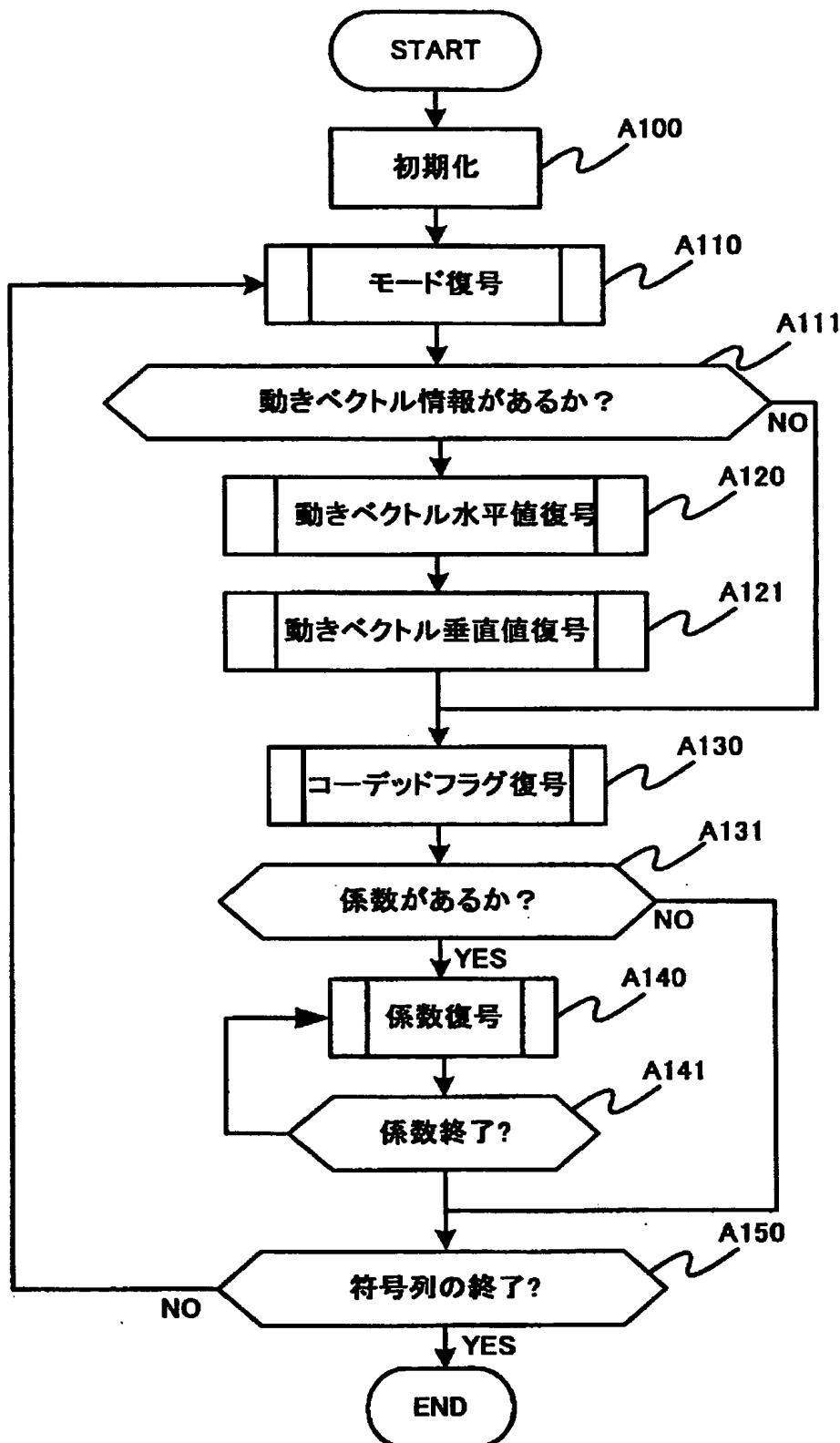
[図5]



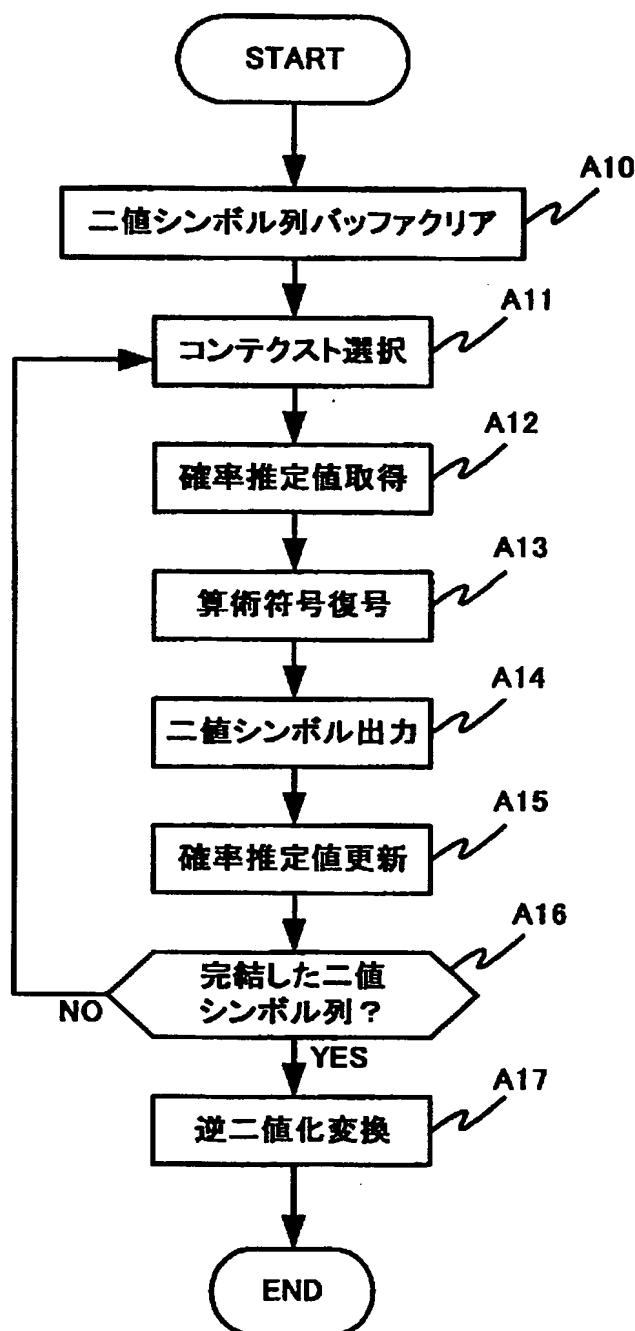
[図6]



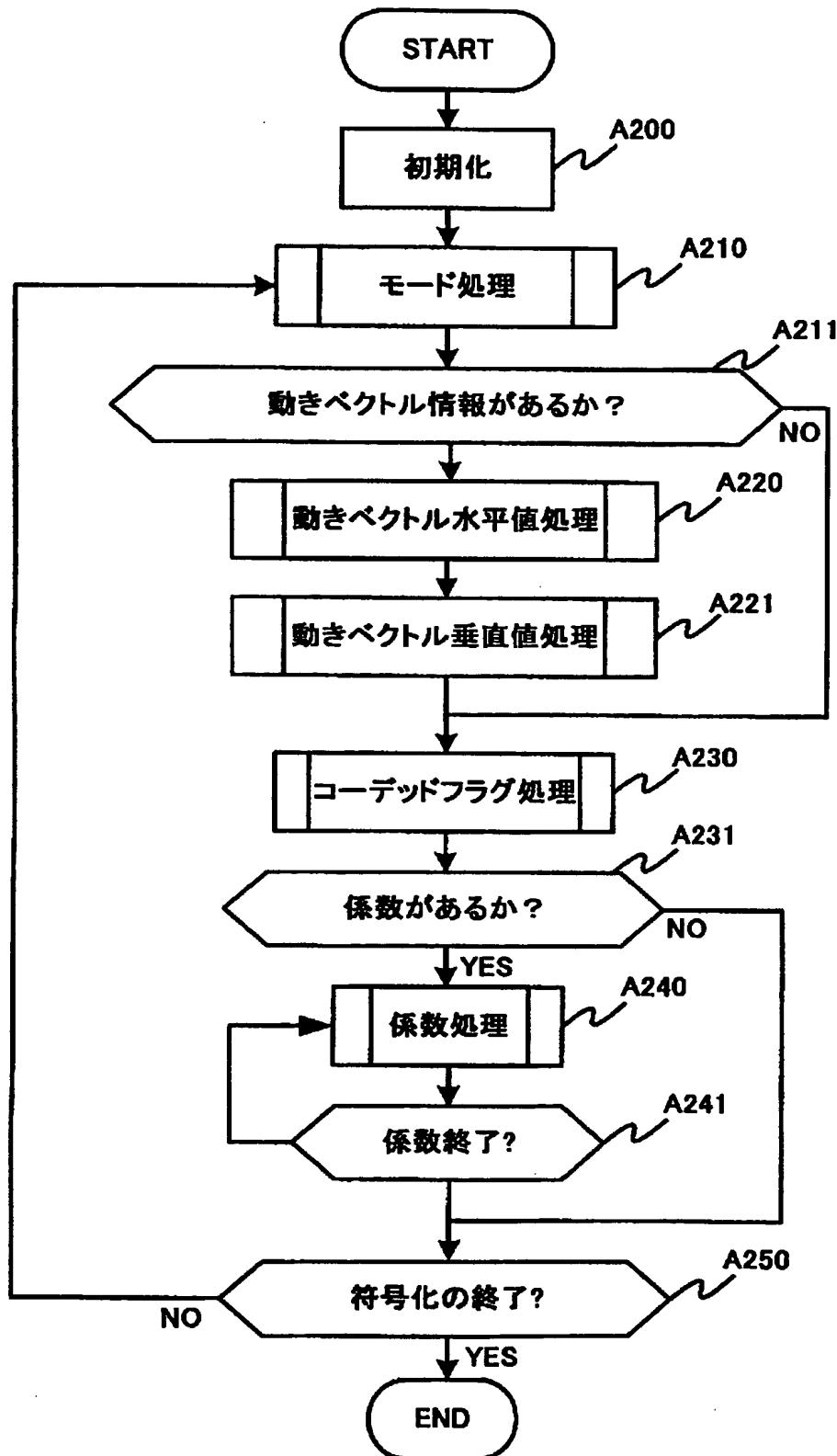
[図7]



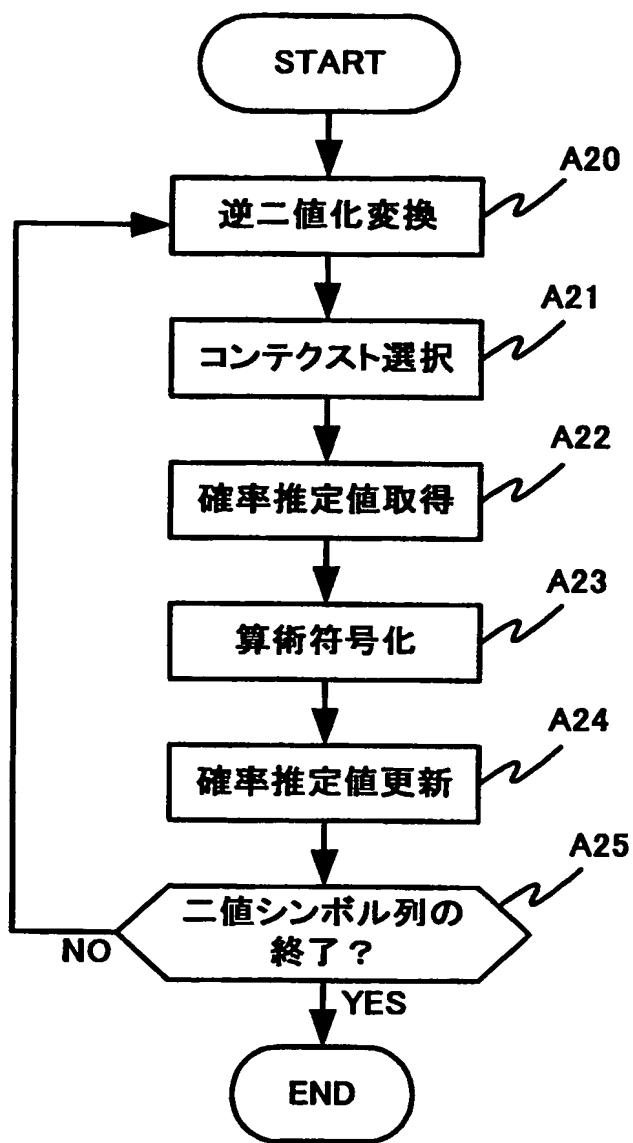
[図8]



[図9]



[図10]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/015981

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ H03M7/40, H04N7/24, H04N1/413

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ H03M3/00-11/00, H04N7/24, H04N1/413

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1926-1996	Toroku Jitsuyo Shinan Koho	1994-2005
Kokai Jitsuyo Shinan Koho	1971-2005	Jitsuyo Shinan Toroku Koho	1996-2005

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	JP 5-176187 A (Fujitsu Ltd.), 13 July, 1993 (13.07.93), Y Full text; all drawings (Family: none)	3, 4, 9, 10, 15, 16 1, 2, 7, 8, 13, 14 11, 12, 17, 18
Y	Detlev Marpe, Heiko Schwarz, Thomas Wiegand, Context-Based Adaptive Binary Arithmetic Coding	1, 2, 7, 8, 13, 14
A	in H.264/AVC Video Compression Standard, IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS FOR VIDEO TECHNOLOGY, July 2003, Vol.13, No.7, pages 620 to 636	3, 4, 9-12, 15-18
A	Teruhiko SUZUKI, "MPEG-4AVC H.264 no Gaiyo to Hyojunka Doko", Information Processing Society of Japan Kenkyu Hokoku, 15 November, 2002 (15. 11.02), Vol.2002, No.106, pages 69 to 73	1-18

 Further documents are listed in the continuation of Box C. See patent family annex.

* Special categories of cited documents:	
"A" document defining the general state of the art which is not considered to be of particular relevance	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"E" earlier application or patent but published on or after the international filing date	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"O" document referring to an oral disclosure, use, exhibition or other means	"&" document member of the same patent family
"P" document published prior to the international filing date but later than the priority date claimed	

Date of the actual completion of the international search
20 January, 2005 (20.01.05)Date of mailing of the international search report
08 February, 2005 (08.02.05)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORTInternational application No.
PCT/JP2004/015981**C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT**

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2000-299641 A (Mitsubishi Electric Corp.), 24 October, 2000 (24.10.00), Full text; all drawings & EP 1045520 A1 & KR 2000077019 A & US 2002/0006225 A1 & TW 447196 A & US 6373408 B1 & EP 1045220 B1	1-18
A	JP 6-97834 A (Nippon Telegraph And Telephone Corp.), 08 April, 1994 (08.04.94), Full text; all drawings (Family: none)	1-18
A	JP 9-9256 A (Fuji Xerox Co., Ltd.), 10 January, 1997 (10.01.97), Full text; all drawings & US 607209 A & US 6118900 A	1-18

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. C1' H03M7/40, H04N7/24, H04N1/413

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. C1' H03M3/00-11/00, H04N7/24, H04N1/413

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1926-1996年
日本国公開実用新案公報	1971-2005年
日本国登録実用新案公報	1994-2005年
日本国実用新案登録公報	1996-2005年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	J P 5-176187 A (富士通株式会社), 1993.07.13, 全文, 全図 (ファミリーなし)	3, 4, 9, 10, 15, 16
Y		1, 2, 7, 8, 13, 14
A		11, 12, 17, 18
Y	Detlev Marpe, Heiko Schwarz, Thomas Wiegand, Context-Based Adaptive Binary Arithmetic Coding in H.264/AVC Video	1, 2, 7, 8, 13, 14
A	Compression Standard, IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS FOR VIDEO TECHNOLOGY, July 2003, VOL. 13, NO. 7, p. 620-636	3, 4, 9-12, 15- 18

 C欄の続きにも文献が列挙されている。 パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日

20.01.2005

国際調査報告の発送日

08.2.2005

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)

郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

北村 智彦

5K 9297

電話番号 03-3581-1101 内線 3555

C (続き) 関連すると認められる文献		関連する 請求の範囲の番号
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	
A	鈴木輝彦, M P E G - 4 A V C H. 2 6 4 の概要と標準化動向, 情報処理学会研究報告, 2 0 0 2 . 1 1 . 1 5 , V O L . 2 0 0 2 , N O . 1 0 . 6 , p . 6 9 - 7 3	1-18
A	J P 2 0 0 0 - 2 9 9 6 4 1 A (三菱電機株式会社), 2 0 0 0 . 1 0 . 2 4 , 全文, 全図 & E P 1 0 4 5 5 2 0 A 1 & K R 2 0 0 0 0 7 7 0 1 9 A & U S 2 0 0 2 / 0 0 0 6 2 2 5 A 1 & T W 4 4 7 1 9 6 A & U S 6 3 7 3 4 0 8 B 1 & E P 1 0 4 5 2 2 0 B 1	1-18
A	J P 6 - 9 7 8 3 4 A (日本電信電話株式会社), 1 9 9 4 . 0 4 . 0 8 , 全文, 全図 (ファミリーなし)	1-18
A	J P 9 - 9 2 5 6 A (富士ゼロックス株式会社), 1 9 9 7 . 0 1 . 1 0 , 全文, 全図 & U S 6 0 7 2 0 9 A & U S 6 1 1 8 9 0 0 A	1-18